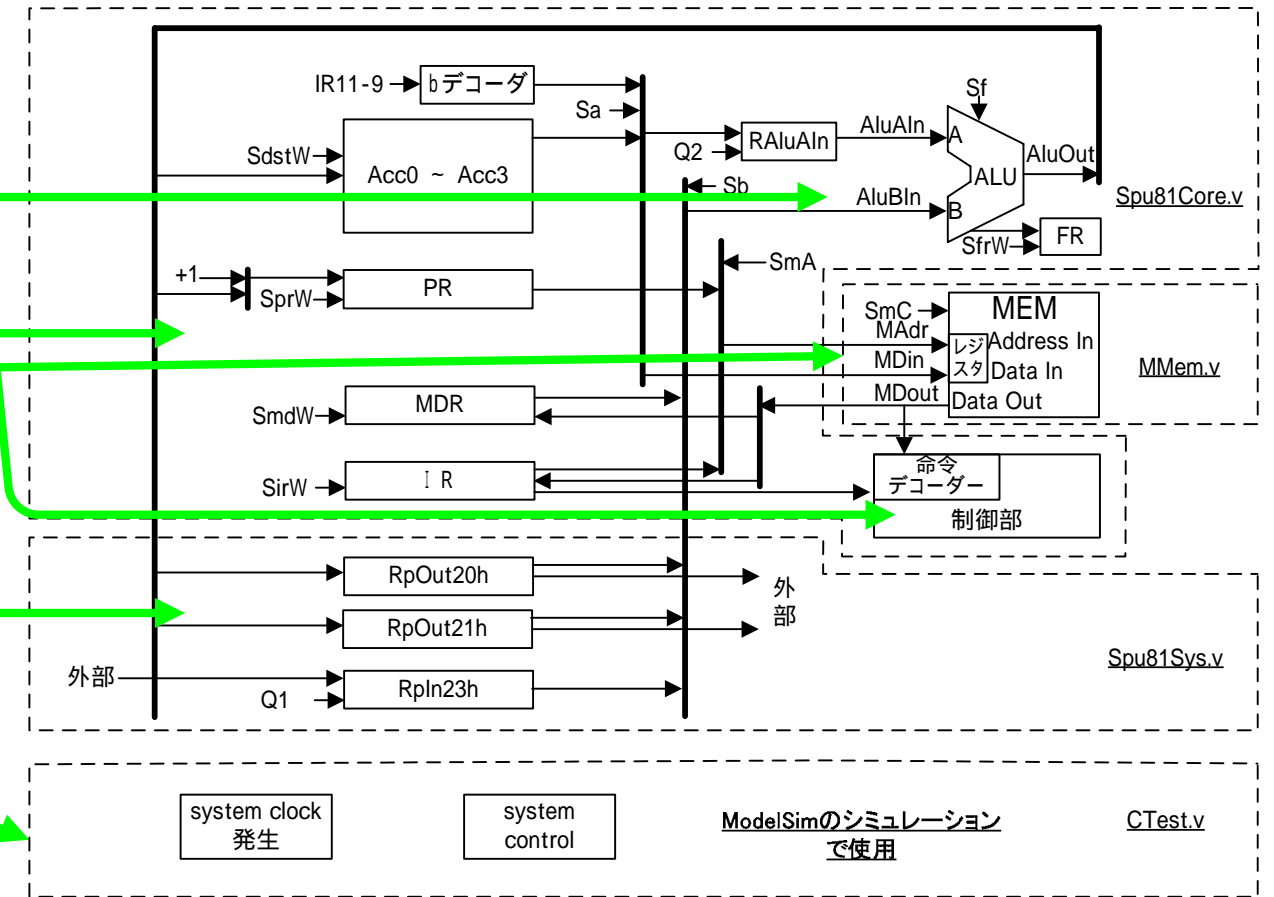
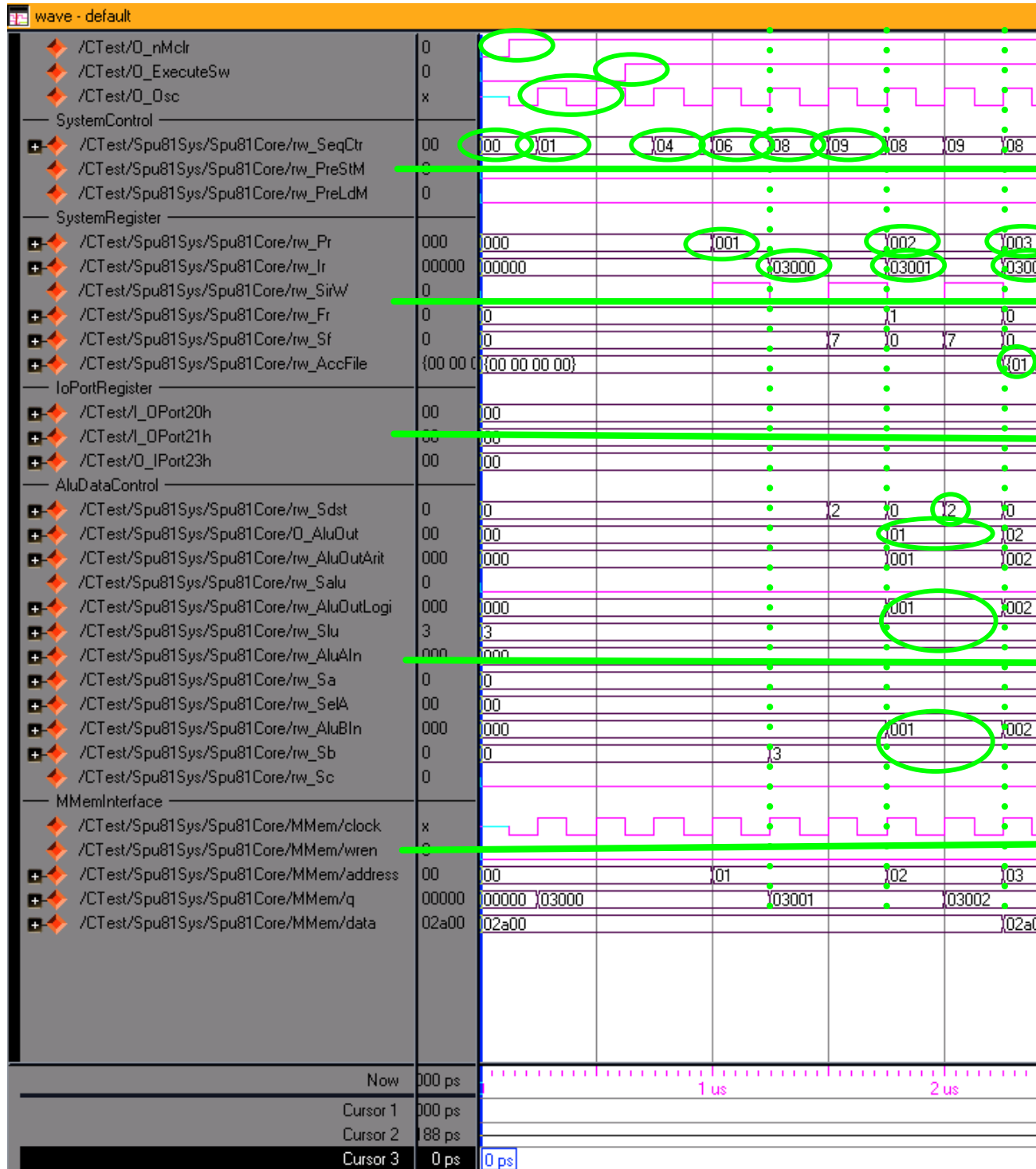


実行波形の見方

注: は、命令の区切り、 は、チェックした所を示します。



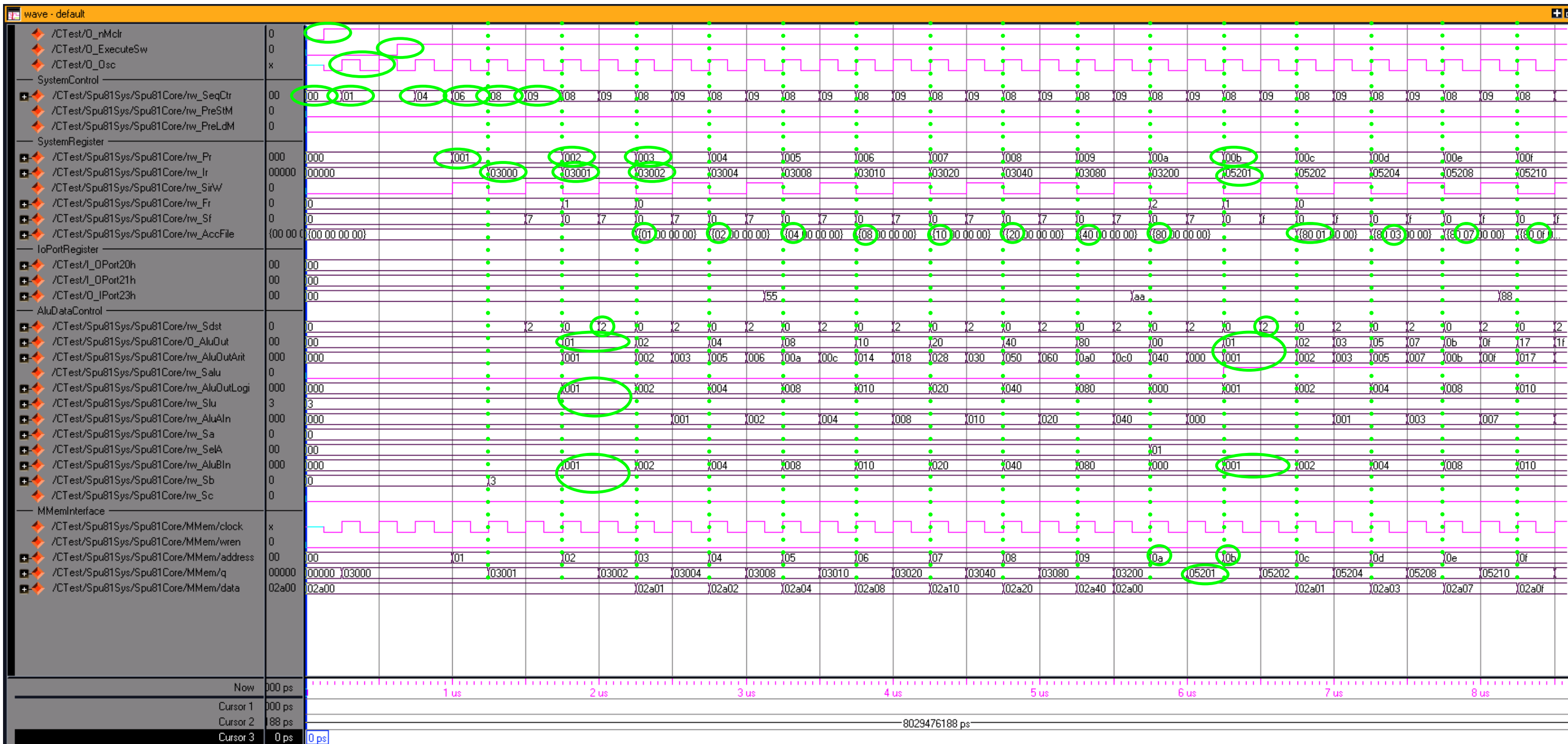
SPU81のVerilogHDLファイル構成

実行波形の見方

左の波形はModelSimでシミュレーションした波形で、信号はブロック毎に区切って配置しています。それぞれの信号ブロックは、SPU81の関係するブロック構成を矢印で示しています。

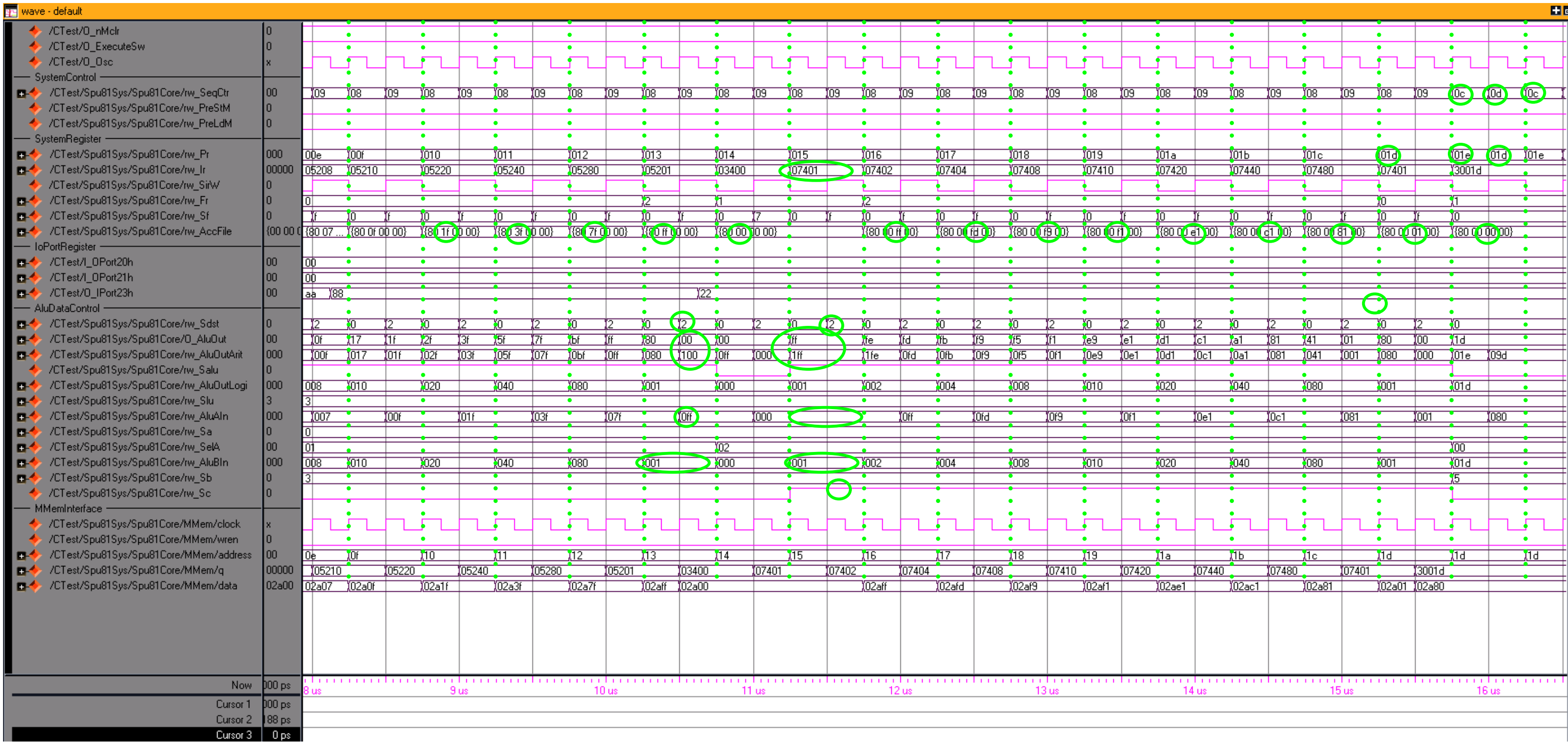
ProgSpu81Diag1実行波形 その1

注: ●は、命令の区切り、○は、チェックした所を示します。



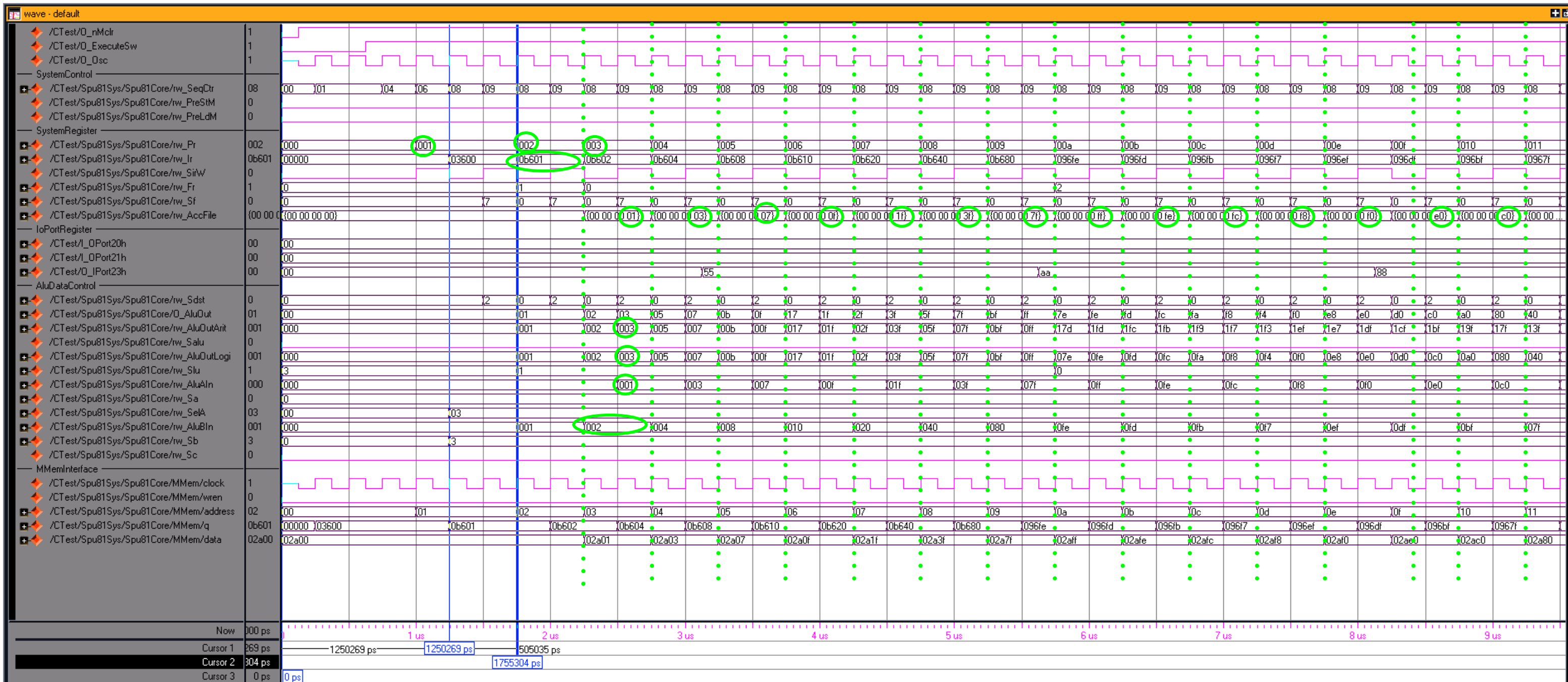
ProgSpu81Diag1実行波形 その2

注: ●は、命令の区切り、○は、チェックした所を示します。



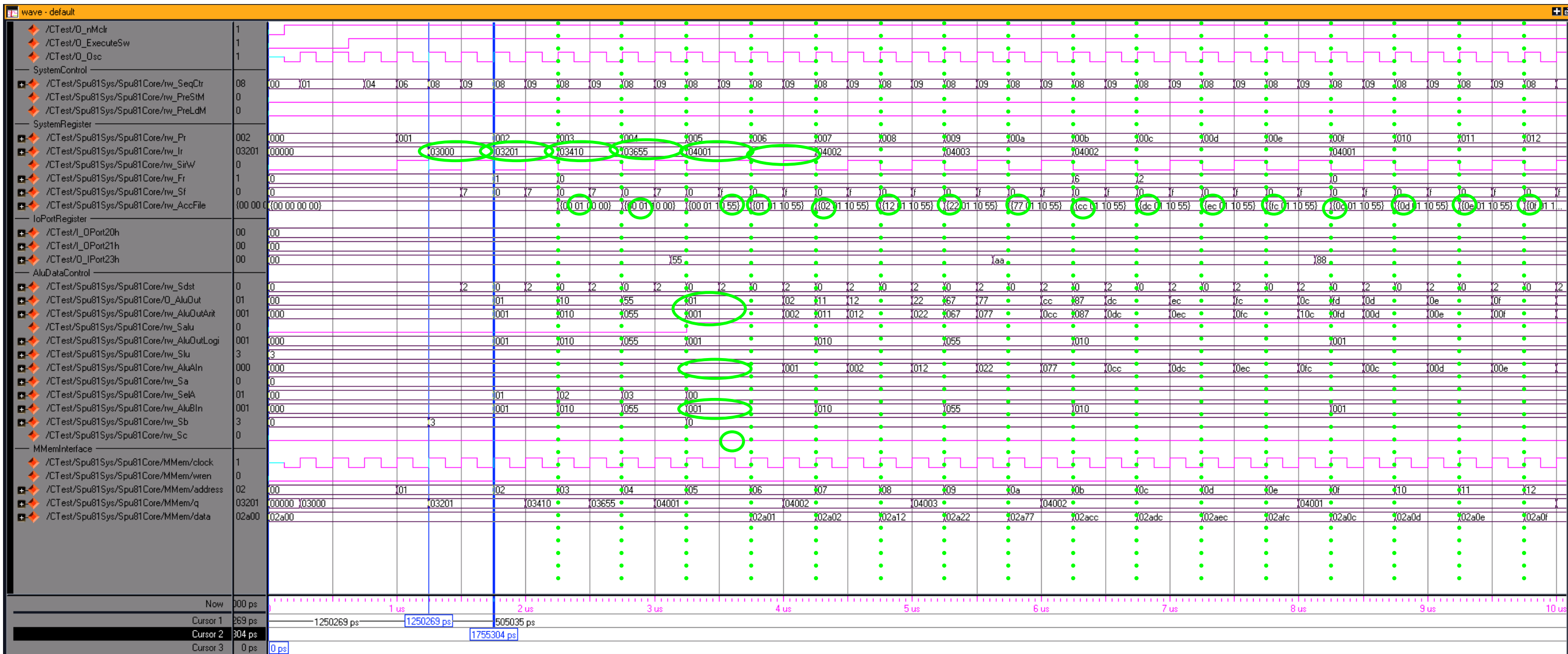
ProgSpu81Diag2実行波形 その1

注: ●は、命令の区切り、○は、チェックした所を示します。



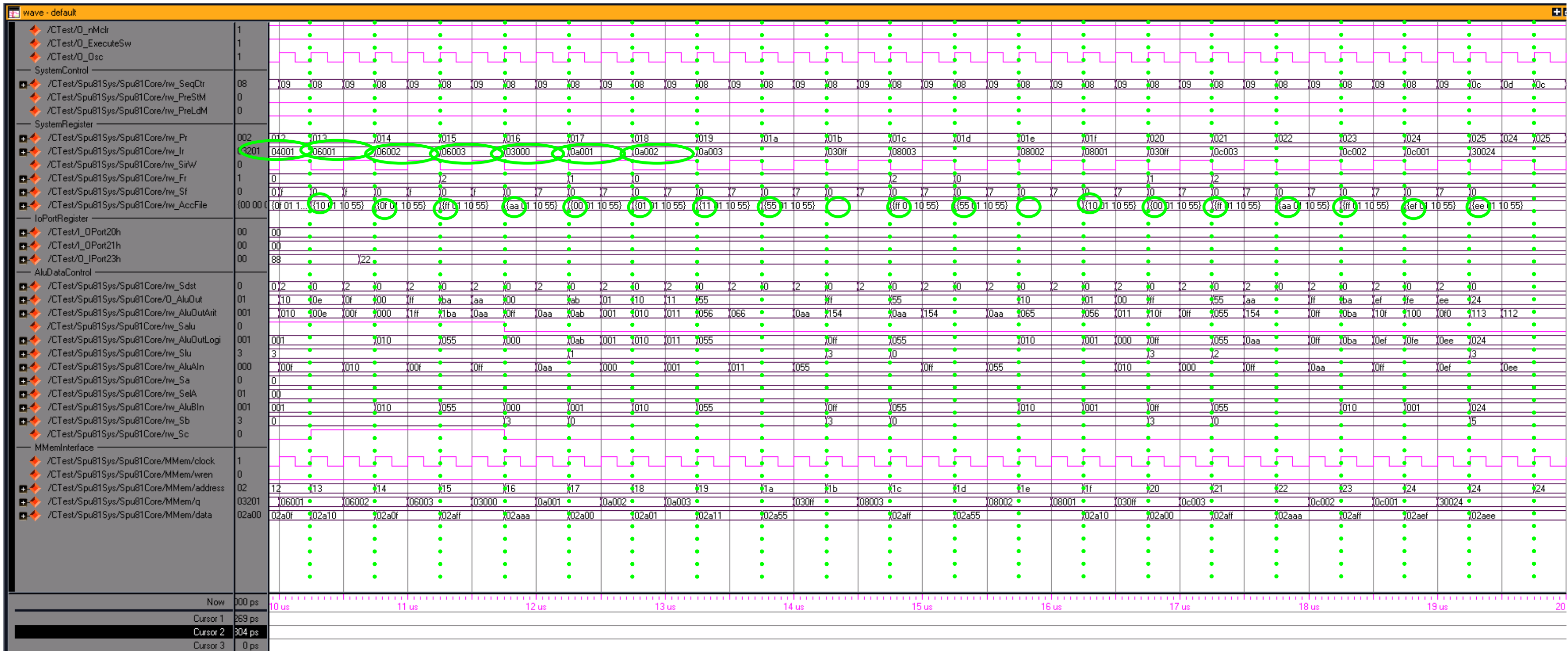
ProgSpu81Diag3実行波形 その1

注: ●は、命令の区切り、○は、チェックした所を示します。



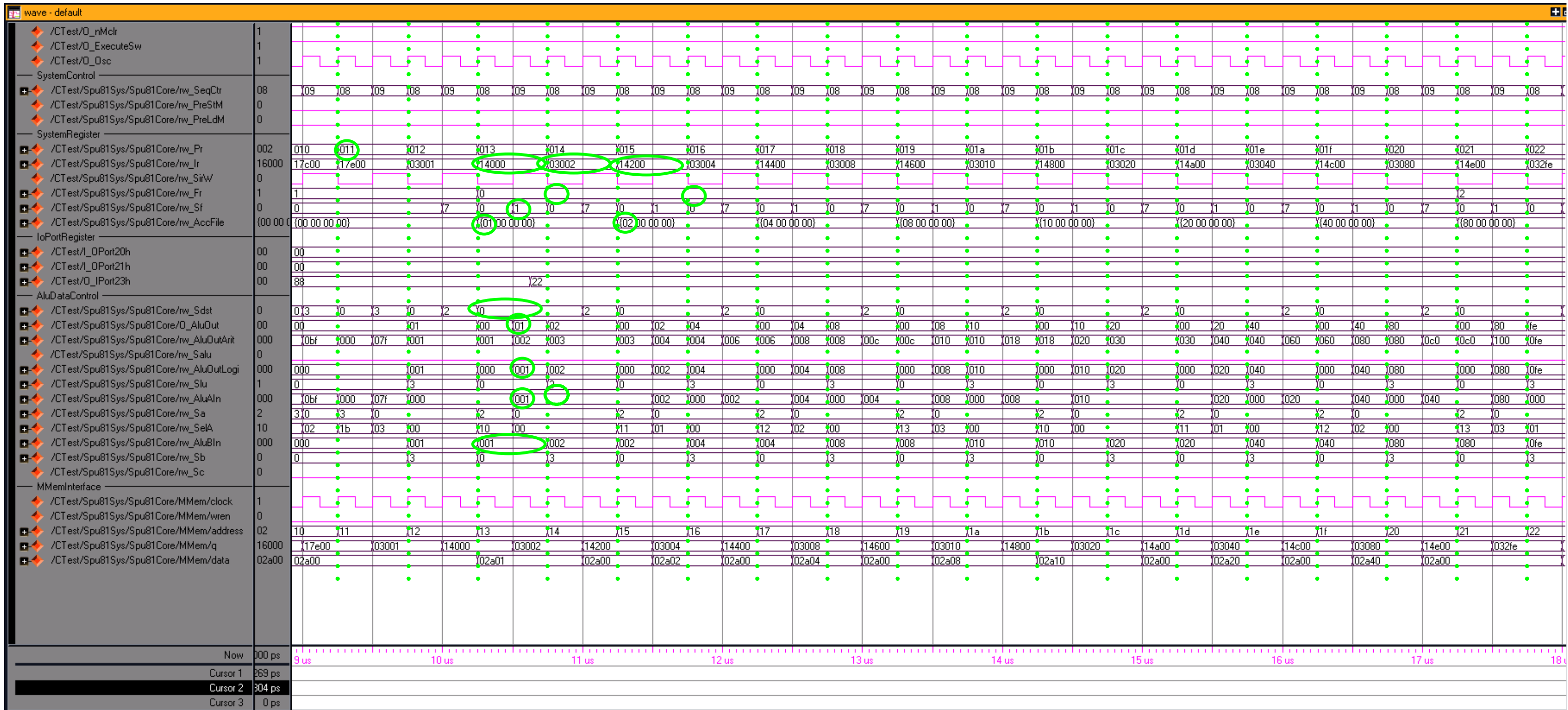
ProgSpu81Diag3実行波形 その2

注: ●は、命令の区切り、○は、チェックした所を示します。



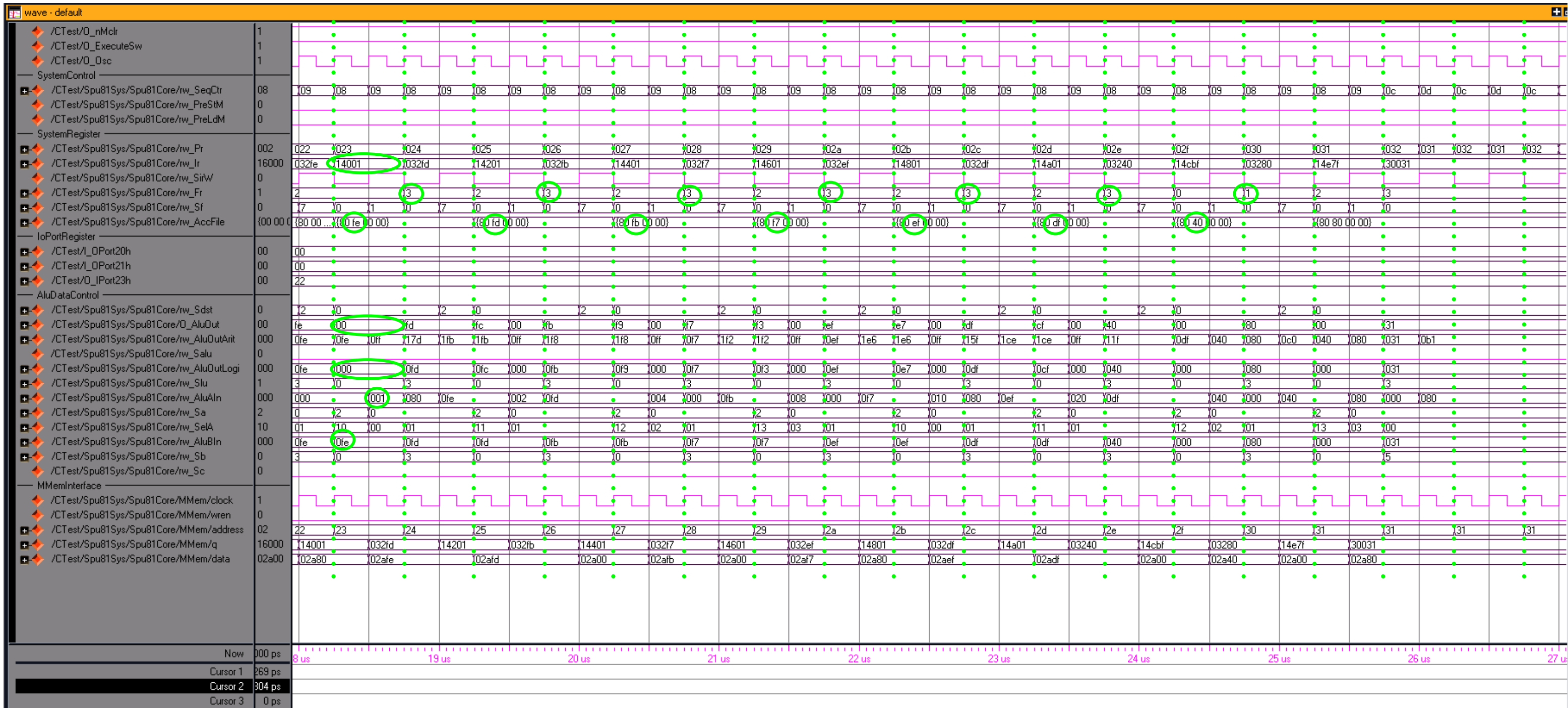
ProgSpu81Diag4実行波形 その2

注: ●は、命令の区切り、○は、チェックした所を示します。



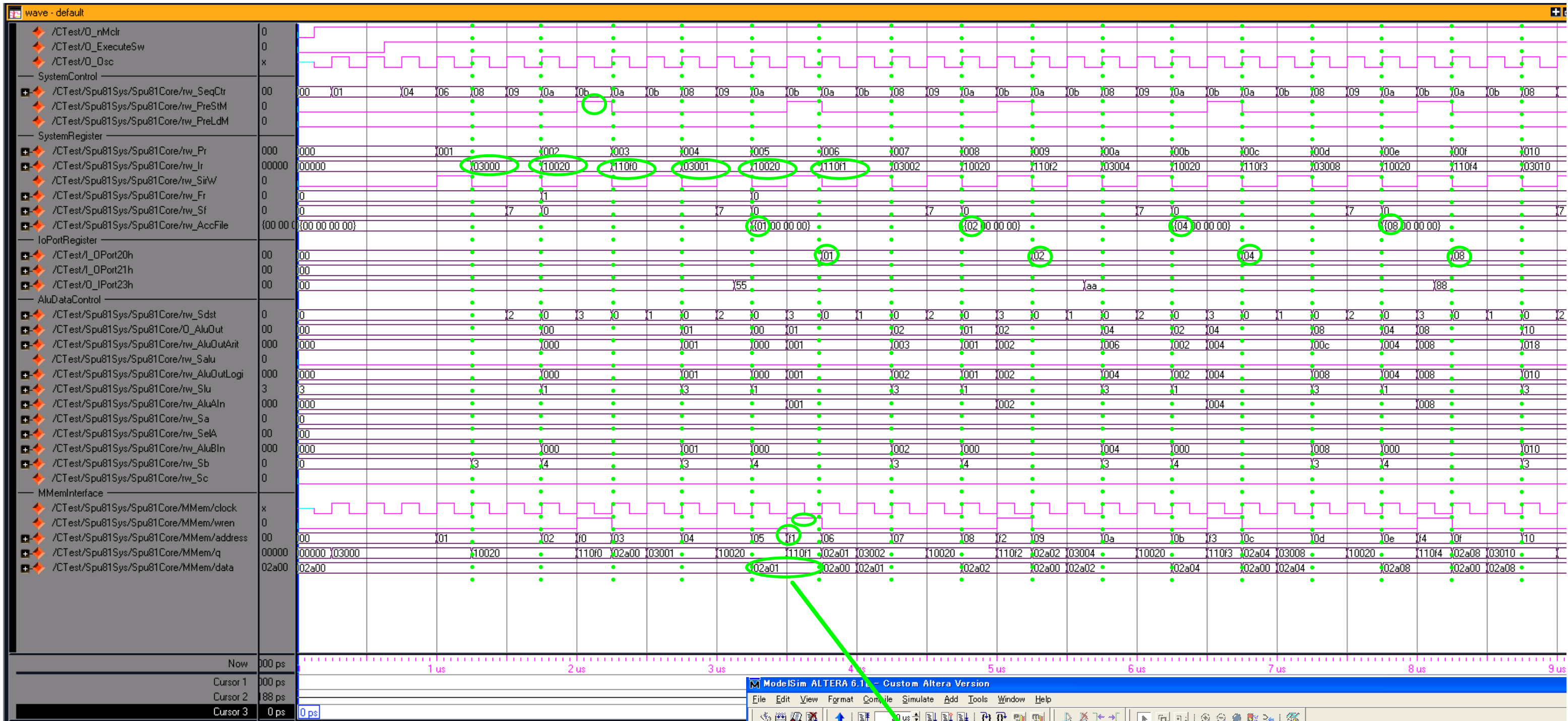
ProgSpu81Diag4実行波形 その3

注: ●は、命令の区切り、○は、チェックした所を示します。



ProgSpu81Diag5実行波形 その1

注: ●は、命令の区切り、○は、チェックした所を示します。



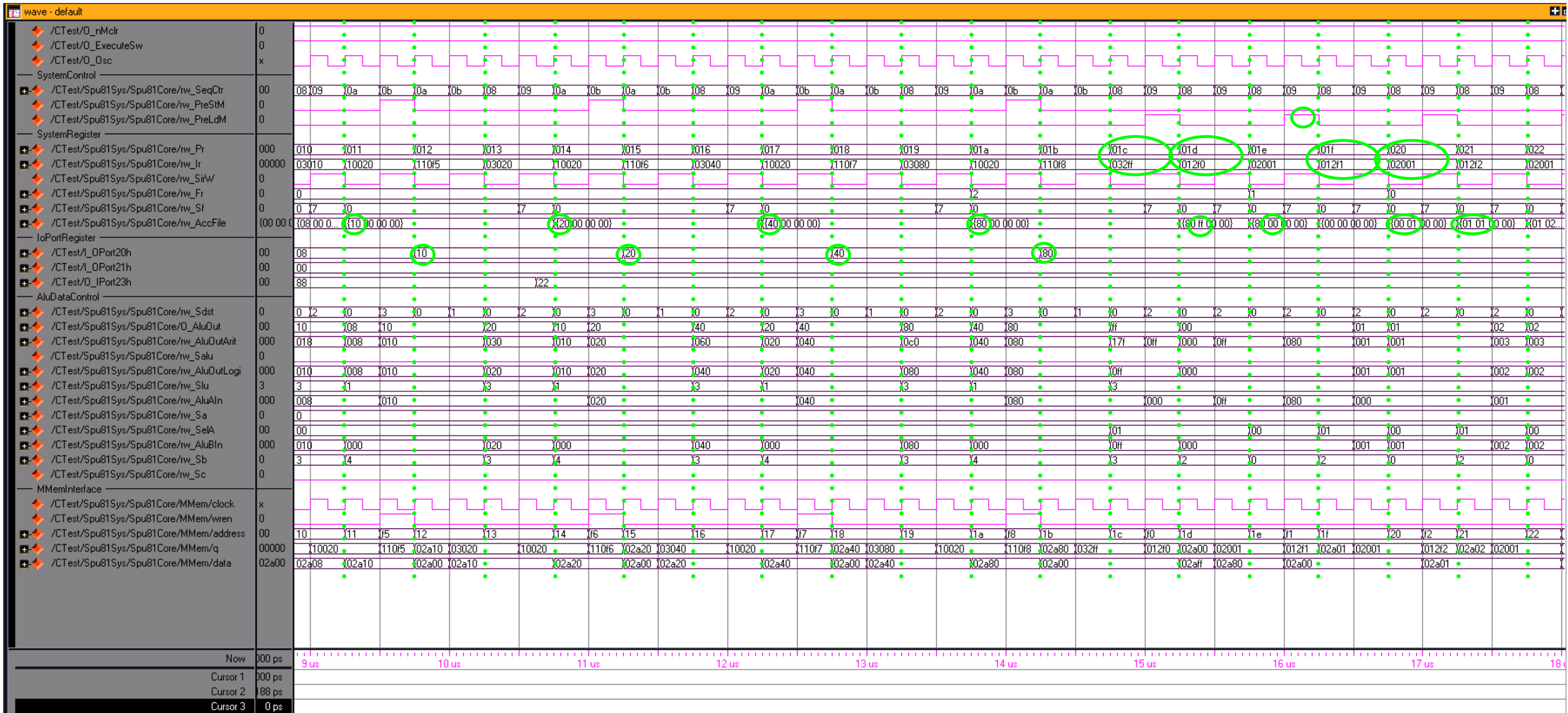
メモリの内容
プログラムが完了した時点のメモリの内容を示します。

- Memoriesのタブを選択
- 目的のメモリを指定
- mem_dataのタブを選択

The screenshot shows the ModelSim ALTERA 6.1E interface. The Memories window is open, showing a list of memory instances. The 'mem_data' tab is selected, displaying a hex dump of memory data. A green circle highlights the value 02a01 in the hex dump, which corresponds to the value highlighted in the timing diagram above.

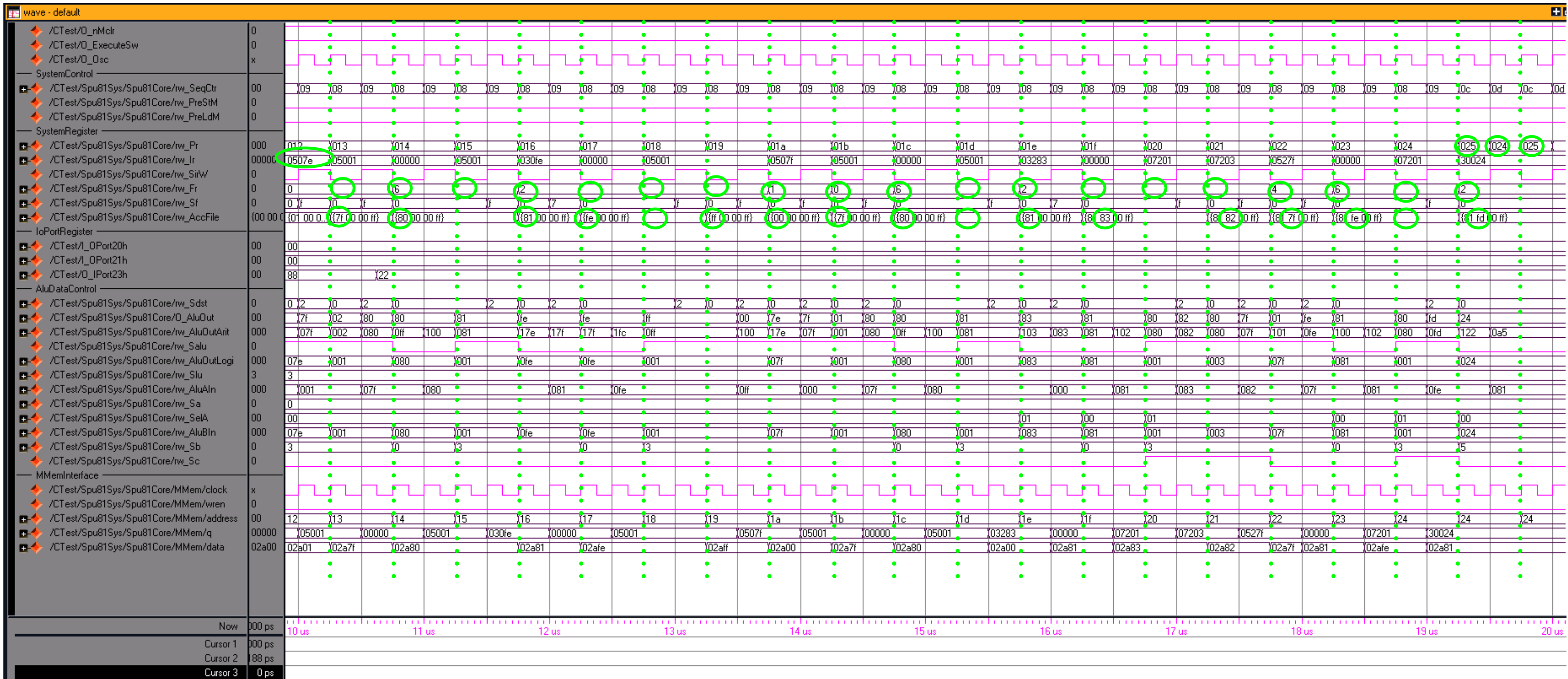
ProgSpu81Diag5実行波形 その2

注: ●は、命令の区切り、○は、チェックした所を示します。



ProgSpu81Diag6実行波形 その2

注: ●は、命令の区切り、○は、チェックした所を示します。



ProgSpu81Diag7実行波形 その1

注: ●は、命令の区切り、○は、チェックした所を示します。

